74HC595

Principe de fonctionnement

Le registre à dØcalage (ou shift register) est un composant Ølectroniq
synchrones. Ce sont des circuits logiques qui gardent en mØmoire un
reliØ par une mŒme horloge. Le principe de dØcalage vient du fait qu
chaque mØmoire bit par bit.

Dans le cas du registre à dØcalage 74HC595, les sorties parallŁles dØ
l Øtat haut et 0V à l Øtat bas.

- GND masse du circuit intØgrØ
- Vcc broche d alimentation. GØnØralement connectØ à 5V
- SH_CP ou RCLK shift register clock input. Le signal d horloge du
  Øcrit dans la mØmoire
- ST_CP ou SRCLK storage register clock input. Le signal d horloge
  quel mØmoire on vient lire ou Øcrire.
- DS ou SER serial data input. Signal contenant la donnØes à enregi
- Q0-Q7 parallel data output. Broches de sorties du registre à dØcal
- OE Output enable, active LOW. Broche connectØe à GND pour activ
- MR Master reset, active LOW. Broche de remise à zØro. ConnectØe
- Q72 serial data output (broche utilisØe seulement si plusieurs reg

Le 74HC595 est un registre à dØcalage qui a les caractØristiques suiv

- 8 sorties
- courant maximal** par sortie 35mA**
- courant maximal ensemble des sorties 70mA

- *Quelques lien utiles :**

https://learn.adafruit.com/adafruit-arduino-lesson-4-eight-leds/the-74h

https://eskimon.fr/tuto-arduino-901-ajouter-des-sorties-num%C3%A9ric
595

Il est possible de chaîner plusieurs 74HC595 pour augmenter 16bits, 24bi
32bits ou plus.

Registre à dØcalage 74HC595

74HC595

Fonctionnement d un 74HC595

From:
https://www.fablab37110.chanterie37.fr/ Castel Labbé Fablab MJC de Château-Ren

Permanent link:
https://www.fablab37110.chanterie37.fr/doku.php?id=start:arduino:74 =16070

Last update: 2023/01/27 16:08